(19) 日本国特許庁 (JP)

(51) Int.Cl.6

(12) 公開特許公報(A)

庁内整理番号

織別記号

(II)特許出願公開番号 特開平9-47091

(43)公開日 平成9年(1997)2月14日

技術表示箇所

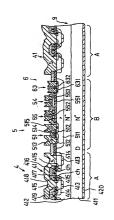
H02P 9/14		H 0 2 P 9/14 H	
HO1L 29/78		H 0 2 J 7/24 F	
H 0 2 J 7/24		E	
		H01L 29/78 301K	
		審査請求 有 発明の数2 FD (全 6) 頁)
(21)出顯番号	特願平8-96072	(71) 出願人 000004260 株式会社デンソー	
(22)出顧日	平成8年(1996)3月25日	愛知県刈谷市昭和町1丁目1番地	
		(72) 発明者 加藤 豪俊 愛知県刈谷市昭和町1丁目1番地 日 装株式会社内	3本電
		(72)発明者 前原 冬樹 愛知県刈谷市昭和町1丁目1番地 目 装株式会社内	日本電
		(72) 発明者 柴田 浩司 愛知県刈谷市昭和町1丁目1番地 日 装株式会社内	日本電
		(74) 代理人 弁理士 伊藤 求馬 最終頁6	に続く

FΙ

(54) 【発明の名称】 車両充電発電機の電圧調整装置

(57)【要約】

【課題】 ロータコイル電流をON-OFFするスイッチング回路にMOSFETを用いた車両充電発電機の電圧調整装置において、出力電圧の瞬間的な過電圧等に対して良好な応答性を遊走するとともに、EMI等を受けやすい車両用としても十分な信頼性を得ることである。【解決手段】 スイッチング駆動的6と、異常時にこれに優大してスイッチング駆動的6と、異常時にこれに優大してスイッチング駆動の60と、異常時にこれに優大してスイッチング駆動の60と、異常時にこれに優大してスイッチング駆動の140を決通とするとともに積圧が表した。以下の半導体チップ9上に形成し、かつス間構造をなして単一の半導体チップ9上に形成し、かつス間構造をなして単一の半導体チップ9上に形成し、ので、機構造をなして単一の半導体チップ9上に形成し、がつる信頼が格段に短縮されて良好な応答性とノイズに対する信頼性が得られ



【特許請求の範囲】

【請求項1】 車両充電発電機に一体に設けられかつM OSFETで構成されて上記車両充電発電機のロータコ イルへの給留を駆動信号に応答してON-OFFするス イッチ回路と、上記車両充電発電機に一体に設けられ上 記車両充電発電機の出力電圧を検出し所定の設定値に維 持すべく上記スイッチ回路に駆動信号を与えて上記スイ ッチ回路をON状態とOFF状態とに切り換えてフィー ドバック制御する電圧制御回路とを具備する車両充電発 電機の電圧調整装置において、上記スイッチ回路はN-型エピタキシャル層の表層部にP型、N+型拡散層を2 同以上拡散して上記N* 型拡散層をN型チャネルとなし たNチャネルD-MOSFETでなり、上記電圧制御回 路は上記N- 型エピタキシャル層の表層部にP型拡散層 を形成するとともに該P型拡散層に一対のN*型拡散層 を形成してソース部、ドレイン部となした横型MOSF ETと、上記N-型エピタキシャル層上に形成した酸化 膜上に形成した抵抗と、上記P型拡散層の表層部に一部 が接触するP*型拡散層とN*型拡散層を形成して上記 P* 型拡散層をアノードとし、上記N* 型拡散層をカソ ードとしたダイオードとで構成し、上記スイッチ回路と 上記電圧制御回路とを単一の半導体チップ上に形成する ことを特徴とする車両充電発電機の電圧調整装置。

【請求項2】 上記抵抗は、上記酸化膜上に形成した多 結晶半導体で構成した特許請求の範囲第1項記載の車両 充電発電機の電圧調整装置。

【請求項3】 上記電圧制御回路は、上記半導体チップ の略中心領域に形成し、上記スイッチ回路は上記電圧制 御回路の周囲に形成した特許請求の範囲第1項または第 2項記載の車両充電発電機の電圧調整装置。

【請求項4】 車両充電発電機に一体に設けられかつM OSFETで構成されて上記車両充電発電機のロータコ イルへの給電を駆動信号に応答してON-OFFするス イッチ回路と、上記車両充電発電機と別体に設けられ上 記車両充電発電機の出力電圧を調整すべく外部信号を発 する外部電圧制御回路と、上記車両充電発電機に一体に 設けられ上記外部信号が入力する外部入力端子と、上記 車両充電発電機に一体に設けられ上記外部入力端子を介 して入力する外部信号に応答してスイッチング素子が作 動し、上記駆動信号を発生させて上記スイッチ回路に出 40 力するスイッチング駆動回路と、上記車両充電発電機と 一体に設けられ異常時に上記スイッチング駆動回路に優 先して上記スイッチ回路を制御する保護回路とを具備す る車両充電発電機の電圧調整装置において、上記スイッ チ回路はN-型エピタキシャル層の表層部にP型、N+ 型拡散層を2回以上拡散して上記N*型拡散層をN型チ ャネルとなしたNチャネルD-MOSFETでなり、上 記スイッチング駆動回路および上記保護回路は、上記N · 型エピタキシャル層の表層部にP型拡散層を形成する とともに該P型拡散層に一対のN*型拡散層を形成して 50

ソース部、ドレイン部となした模型MOSFETと、上 記N・型エピタキシャル層に北海にた酸化膜上に形成 した抵抗と、上記P型拡散層の表層部に一部が接触する ト・型拡散層とN・型拡散層を形成して上記P・型拡散層 をアノードとし、上記N・型拡散層をカソードとした ダイオードとで構成し、上記スイッチ回路、上記スイッ チング駆動回路および上記保護回路を単一の半導体チッ 理整装層。電圧

10 【請求項5】 上記抵抗は、上記酸化膜上に形成した多 結晶半導体とした特許請求の範囲第4項記載の車両充電 発電機の電圧調整装置。

【請求項6】 上記スイッチング駆動回路および上記保 護回路は、上記半導体チップの略中心領域に形成し、上 記スイッチ回路は上記スイッチング駆動回路および上記 保護回路の周囲に形成した特許請求の範囲第4項または 第5項記載の車両充電発電機や電圧調整装置。

【発明の詳細な説明】

[0001]

7 【発明の属する技術分野】本発明は車両充電発電機の電 圧調整装置に関する。

[0002]

【従来の技術】車両充電発電機の電圧調整装置は車両充電発電機の発電を制御して車載パッテリの充電電圧を所定の調整値に維持するもので、ロータコイルのON-O 下を行なうスイッチ回路と、これに駆動信号を与える電圧調整手段とを具備している。

【0003】電圧調整手段には、内部に出力電圧の設定 値を有し、検出される出力電圧等に基づいてスイッチ回 防をフィードバック制御するようにしたものや、充電発 電機とは別体に車載コンピュータ等の外部電圧制御用で を設けてこれより発せられる外部信号に基づいてスイッチ回路を制御するようにしたものがある。このような別体のコンピュータ等から外部信号を与える構成の電圧調 整手段には、その内部に外部信号を優先してスイッチ回路を速やかに〇FFする保護回路を設けたものがあり 電気負荷の急減による車両充電発電機の出力の過電圧 や、過負荷による過熱等の瞬間が、短期的な異常状態に

や、過負荷による過熱等の瞬間的、短期的な異常状態に 対するコンピュータの応答遅れにより生じる装置の故障 を回避するようになっている。

[0004] 車両充電発電機と一体に設けられる上記スイッチ回路、電圧制御回路や保護回路は、一般的な構成としては例えば特開昭60-98833号公銀記載の車両充電発電機用制御装置のごとくスイッチ回路はパイポーラトランジスタで構成され、電圧制御回路等は1チップ化してこれらがひとつのハイブリッド基板上に固定され上記駆動信号が伝送されるアルミニウム線等の信号線で接続されている。

[0005]

) 【発明が解決しようとする課題】ところで近年、車両に

【0006】しかしながら従来より用いられてきたバイポーラトランジスタが電流駆動型の素子であるのに対してパワーMOSFETはコンデンサ構造を有する電圧駆動型の素子であり、微小電流で動作するため、パワーMOSFETでスイッチ回路を構成すると、電圧制御回路等からパワーMOSFETのゲートに到る信号線に混入するノイズによりパワーMOSFETが誤動作するおそれがあり、EMI等を受けやすい車両用としては信頼性が十分とは言えない。

【0007】また車両充電発電機の出力の増加に伴って 電気負荷の急減による車両充電発電機の出力の過電圧の レベルも高くなり保護回路の応答性が十分とは言えず、 瞬間的な異常状態に対して迅速に対応できないおそれが あった。

【0008】そこで本発明は、スイッチ回路にMOSF ETを用いた電圧調整装置において、EMI等を受けや すい車両用としても信頼性が十分で、瞬間的な異常状態 等に対して応答性がよい車両充電発電機の電圧調整装置 を提供することを目的とする。

[0009]

【課題を解決するための手段】本発明は、車両充電発電 30 機に一体に設けられかつMOSFETで構成されて上記 車両充電発電機のロータコイルへの給電を駆動信号に応 答してON-OFFするスイッチ回路と、上記充電発電 機に一体に設けられ上記車両充電発電機の出力電圧を検 出し所定の設定値に維持すべく上記スイッチ回路に駆動 信号を与えて上記スイッチ回路をON状能とOFF状能 とに切り換えてフィードバック制御する電圧制御回路と を具備する車両充電発電機の電圧調整装置において、上 記スイッチ回路はN-型エピタキシャル層の表層部にP 型、N*型拡散層を2回以上拡散して上記N*型拡散層 をN型チャネルとなしたNチャネルD-MOSFETで なり、上記電圧制御回路は上記N-型エピタキシャル層 の表層部にP型拡散層を形成するとともに該P型拡散層 に一対のN*型拡散層を形成してソース部、ドレイン部 となした横型MOSFETと、上記N-型エピタキシャ ル層上に形成した酸化膜上に形成した抵抗と、上記P型 拡散層の表層部に一部が接触するP*型拡散層とN*型 拡散層を形成して上記 P*型拡散層をアノードとし、上 記N・型拡散層をカソードとしたダイオードとで構成 し、上記スイッチ回路と上記電圧制御回路とを単一の半

導体チップトに形成する。

【0010】上記スイッチ回路および上記電圧制御回路は、上記NチャネルD-MOSFET、上記は類型MOSFET、上記を表型MOSFET、上記を表型MOSFET、上記をはN・型エピタキシャル層と共通とする平面構造と、上記N・型エピタキシャル層、上記酸化膜、上記抵抗で形成される酸腐構造を有することにより単一の半導体チップトに高い集積度で形成される。しかして上記半導体チップ内部の股積をが形成に短縮され、ノイズの混入が低減するとともに、上記電圧制御回路から上記スイッチ回路への信号伝達速度が早められ上記出力電圧が応答性良好に上記スイッチ回路の作動にフィードバックされる。

【0011】また、車両充電発電機に一体に設けられか つMOSFETで構成されて上記車両充電発電機のロー タコイルへの給電を駆動信号に応答してON-OFFす るスイッチ回路と、上記車両充電発電機と別体に設けら れ上記車両充電発電機の出力電圧を調整すべく外部信号 を発する外部電圧制御回路と、上記車両充電発電機に一 体に設けられ上記外部信号が入力する外部入力端子と、 上記車両充電発電機に一体に設けられ上記外部入力端子 を介して入力する外部信号に応答してスイッチング素子 が作動し、上記駆動信号を発生させて上記スイッチ回路 に出力するスイッチング駆動回路と、上記車両充電発電 機と一体に設けられ異常時に上記スイッチング駆動回路 に優先して上記スイッチ回路を制御する保護回路とを具 備する車両充電発電機の電圧調整装置において、上記ス イッチ回路はN-型エピタキシャル層の表層部にP型、 N+ 型拡散層を2回以上拡散して上記N+ 型拡散層をN 型チャネルとなしたNチャネルD-MOSFETでな り、上記スイッチング駆動回路および上記保護回路は上 記N型エピタキシャル層の表層部にP型拡散層を形成 するとともに該P型拡散層に一対のN*型拡散層を形成 してソース部、ドレイン部となした横型MOSFET と、上記N- 型エピタキシャル層上に形成した酸化膜上 に形成した抵抗と、上記P型拡散層の表層部に一部が接 触するP*型拡散層とN*型拡散層を形成して上記P* 型拡散層をアノードとし、上記N* 型拡散層をカソード としたダイオードとで構成し、上記スイッチ回路、上記 スイッチング駆動同路および上記保護同路を単一の半導 40 体チップ上に形成する。

【0012】上記スイッチ回路、上記スイッチング駆動 回路および保護回路は、上記NチャネルD-MOSFE T、上記模型MOSFET等が上記N・型エピタキシャ ル層を共通とする平面構造と、上記N・型エピタキシャ ル層、上記憶化膜、上記抵抗で形成される機層構造を有 することにより単一の半導体チップ上に高い集積度で形 成される。しかして半導体チップ内部の配線長が格役に 短縮され、ノイズの混入が低減するとともに、上記スイ ッチング駆動回路から上記スイッチ回路への信号伝達速 50 度が早められ上記出力電圧が応答性良好に上記スイッチ 回路を作動せしめ、かつ上記出力電圧の瞬間的な異常状 態等に対して応答性良好に上記保護回路が作動する。

【0013】したがって本発明の車両充電発電機の電圧 調整装置は、EMI等を受けやすい車両用として十分な 信頼性が得られるとともに、瞬間的な異常状態等に対し て良好な応答性が得られる。

[0014]

【発明の実施の形態】本発明を適用した1実施例として の電圧調整装置を図1に示す。図において、車両充電発 電機(以下、充電発電機という) 1の発電部2はロータ コイル21とステータコイル22よりなり、ステータコ イル22に生じた発電電圧は全波整流器3を経て充電線 11により車載パッテリ8に供給される。上記充電発電 機1にはこれに一体に、構造を後述する単一の半導体チ ップ9上にスイッチ回路4、電圧制御回路5およびスイ ッチング駆動回路6が形成されている。また充電発電機 1と別体に外部電圧制御回路7が設けてあり、これらが 電圧調整装置を構成する。

【0015】上記スイッチ回路4は、上記ロータコイル 41と、これに直列に接続されたフライホイールダイオ ード42よりなり、上記パワートランジスタ41はNチ ャンネル縦型D-MOSFETである。

【0016】電圧制御回路5は、Nチャネル横型D-M OSFETのトランジスタ51. 52. 53、抵抗54 a, 54b, 54c, 54d, 54e, 54f, 54g およびツェナーダイオード55よりなり、充電発電機1 の出力電圧をフィードバックするとともにトランジスタ 51のドレインが上記パワートランジスタ41のゲート に接続してある。上記トランジスタ51は、フィードバ 30 ックされた上記出力電圧がツェナー電圧で決まる設定値 を越えない間はOFF状態におかれる。なお、本実施形 態では、抵抗54b、54d~54gとトランジスタ5 2でヒステリシス回路を構成しており、これにより、上 記第1の設定値は例えば13Vと16Vの間でヒステリ シスを有している。

【0017】スイッチング駆動回路6は、Nチャネル横 型D-MOSFETのトランジスタ61およびツェナー ダイオード63よりなり、トランジスタ61のゲートに 外部信号7aが入力するとともにそのドレインは上記ト ランジスタ41のゲートに接続されている。

【0018】上記外部信号7aは充電発電機1に設けた 端子12を介して充電発電機1とは別体の外部電圧制御 同路7より入力する。外部電圧制御同路7は例えば車載 の制御コンピュータであり、キースイッチ81を介して バッテリ充電電圧がフィードバックされている。外部電 圧制御回路7は、車両の走行状態、バッテリ8の充電状 態、あるいは電気負荷状態等を示す各種の信号を入力 し、これら信号に応じて最適に設定される第2の設定値 に上記バッテリ充電電圧を追従せしめるべく上記外部信 50

号7aを出力する。ここで、上記第2の設定値は15V 以下で設定される。バッテリ充電電圧が上記第2の設定 値よりも低い場合は上記外部信号7aは「0」レベルと され、上記トランジスタ61がOFF状態となる。この 時、充電発電機1の出力電圧は上記第1の設定値より低 いから、トランジスタ51はOFF状態であり、この結 果、パワートランジスタ41がON作動せしめられてロ ータコイル電流が流れ、発電が開始される。

【0019】上記バッテリ充電電圧が上記第2の設定値 10 よりも高くなった場合、およびキースイッチ81が非投 入となった場合には、上記外部信号7aは「1」レベル とされる。この結果、トランジスタ61はON作動し、 パワートランジスタ41は強制的にOFF状態とされ る。上記外部信号7aは「1」と「0」の高低二値信号 でなるから、多少のノイズが混入してもトランジスタ6 1は上記外部信号7aに正確に応答してON-OFFす

【0020】図2には、上記スイッチ回路4、電圧制御 回路5およびスイッチング駆動回路6を形成した半導体 21の励磁電流をON-OFFするパワートランジスタ 20 チップ9の概略平面図を示す。矩形をなす半導体チップ 9上にはその大部分を占めるU字状の領域Aに、後述の 如く、パワートランジスタ41が形成され、領域Aに挟 まれた略中心位置の領域Bにはトランジスタ51~5 3. 61、抵抗54a~54g、ツェナーダイオード5 5. 63が形成されて、領域Bに形成されるトランジス タ51、61のソースがこれを囲む領域Aに形成される パワートランジスタ41のゲートに最短距離で接続され るようになっている。領域Cにはダイオード42が形成 され、領域主には端子12が設けられる。

> 【0021】図3には図2の||| -||| 線に沿う断面図 を示す。裏面に電極を形成してドレイン420となした N*型シリコン基板411上にはN-型のシリコンエピ タキシャル層 412 が形成され、領域Aでは上記エピタ キシャル層412内に深いP型拡散層413と浅いP型 拡散層414が形成され、さらにN*型拡散層415が 形成してある。エピタキシャル層412上には酸化膜4 16を介して多結晶シリコン層よりなるゲート417が 形成され、上記ゲート417を覆う絶縁膜418を更に 覆ってアルミニウム電極を形成してソース419として 40 ある。かくして、縦型D-MOSFETが構成される。 【0022】すなわちゲート417には、電圧を印加す ると図中Chで示す拡散層414表面部にN型チャネル が現れ、上方のソース419より下方のドレイン420 に向けて電流が流れる。上記領域Aにはかかる縦型D-MOSFETが多数形成され、電流容量が大きく損失の 少ないパワートランジスタ41を構成している。

【0023】なお、一部を重ねて形成した上記拡散層4 13. 414は所定のプレークダウン電圧を有する過電 圧保護層となっている。

【0024】領域Bでは上記エピタキシャル層412内

にP型拡散層511が形成され、該拡散層511内には 一対のN・型拡散層512を形成してソース部、ドレイ ン部となし、拡散層511上面のソース513、ゲート 514、ドレイン515により横型D-MOSFETの トランジスタ51を構成してある。上記拡散層511内 には一部を接してP*型拡散層631とN*型拡散層6 32を形成し、P+型拡散層631をアノード、N+型 拡散層632をカソードとするツェナーダイオード63 としてある。なお、ダイオード42も同様に拡散層で構 成してある。

【0025】また、上記拡散層511上に酸化膜551 を形成し、該酸化膜551上に多結晶シリコンのPN接 合層552を形成してツェナーダイオード55としてあ る。抵抗54は上記酸化膜551上に多結晶シリコン層 553を形成して構成する。したがって不純物拡散で形 成した抵抗のように寄生トランジスタがなく、電源ノイ ズ等による動作不良が防止されるとともに、トリミング が可能で、高品質の半導体チップが得られる。

【0026】このように領域A、Bには縦型D-MOS FET、横型D-MOSFET、ツェナーダイオード6 20 【図1】本発明を適用した車両充電発電機の電圧調整装 3等がN-型のシリコンエピタキシャル層412を共通 部分として形成されるとともに、N-型のシリコンエピ タキシャル層412、酸化膜551、抵抗54を積層構 浩とすることにより集積度を高くできる。

【0027】上記構造の電圧調整装置において、通常は 外部電圧制御回路7より出力される外部信号7aによっ てパワートランジスタ41のON-OFF作動が制御さ れ、この結果、バッテリ充電電圧は車両の走行状態等に 応じて最適に設定される調整値としての第2の設定値に 調整される。これにより、例えば低電気負荷時における 30 41 パワートランジスタ(N チャネルD - MO SFEアイドリング中の発電を抑制してアイドル回転をより低 回転可能となし、燃費の向上を図ることができる。

【0028】この状態で、例えば外部電圧制御回路7の 出力部が故障して外部信号7aが「0」レベルとなる事 故を生じた場合、トランジスタ61はOFF状態とな り、以後、パワートランジスタ41のON-OFF作動 は保護回路としての電圧制御回路5により制御されて、 充電発電機1の出力電圧は第1の設定値に維持される。 また、外部電圧制御回路7の出力部の故障により外部信 号7aが「1」レベルとなる事故を生じた場合や、端子 40 511 P型拡散層 12において外部信号7aが断線する等の事故を生じた 場合は、トランジスタ61がONとなってパワートラン ジスタ41がOFFせしめられ、充電発電機1の発電は 停止せしめられる。かくして充電発電機1の発電が無制 御となることはなく、過充電の事故は生じない。

【0029】また外部電圧制御回路7の通常の制御にお いて外部信号7aが「0|レベルのときに電気負荷の急

滅による充電発電機1の出力が瞬間的に過電圧を生じた 場合、保護回路としての電圧制御回路5がスイッチ回路 4をOFFする。

【0030】半導体チップ9は、上述したようにその配 線長が格段に短縮されるデバイス構造を有するととも に、電圧制御回路5、スイッチング駆動回路6からパワ ートラジスタ41のゲートに到る配線長が短くなるよう にスイッチ回路4、電圧制御回路5、スイッチング駆動 回路6等がレイアウトされている。これによりスイッチ

10 ング駆動回路6からMOSFETで構成されたスイッチ 回路4へはノイズの影響を受けることなく駆動信号が伝 送される。またスイッチング駆動回路6や電圧制御回路 5からの駆動信号によりスイッチ回路4が応答性が良好 にON-OFFし、出力電圧は高い精度で制御される。 また保護回路としての電圧制御回路5が充電発電機1の 瞬間的な過電圧に対してスイッチ回路4をOFFすると きの応答性が良好で、瞬間的な過電圧が生じても充電発 電機1の故障が確実に防止される。

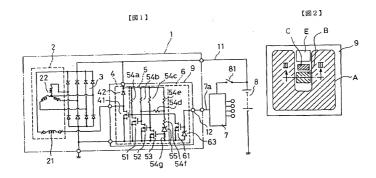
【図面の簡単な説明】

置の回路図である。

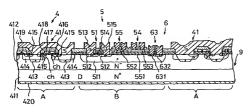
【図2】本発明を適用した車両充電発電機の電圧調整装 置の各同路を形成した半導体チップの概略平面図であ

【図3】図2のIII-III線断面図である。 【符号の説明】

- 1 車両充電発電機
- 22 ロータコイル
- 4 スイッチング回路
- - 4 1 1 N*型シリコン基板
 - 412 シリコンエピタキシャル層(N-型エピタキシ ャル層)
 - 413, 414 P型拡散層
 - 415.512.632 N+型拡散層
 - 5 電圧制御回路、保護回路
 - 51 Nチャネル横型D-MOSFET(横型MOSF ET)
 - 6 スイッチング駆動回路
 - 61 スイッチング素子
 - 631 P+型拡散層
 - 7 外部電圧制御回路
 - 8 車載バッテリ
 - 12 端子(外部入力端子)



[図3]



フロントページの続き

(72)発明者 森 一正 受知県刈谷市昭和町1丁目1番地 日本電 装株式会社内

@日本国特許庁(JP)

①特許出願公開

母公開特許公報(A)

昭61-46200

@lnt_Cl_5 H 02 P 9/3 H 01 H 9/5 識別記号 庁内整理番号 7239-5 H Z-6658-5 G @公開 昭和61年(1986)3月6日

審査請求 未請求 発明の数 1 (全5頁)

公発明の名称 スイッチ投入検出回路

②特 顧 昭59-167216

◎出 顧 昭59(1984) 8月8日

の発 明 æ 划公市昭和町1丁目1番地 日本間装株式会社内 쿡 失 刈谷市昭和町1丁目1番地 日本電装株式会社内 命學 明 刈谷市昭和町1丁目1番地 日本電装株式会社内 袋 仓鞅 鷌 刈谷市昭和町1丁目1番地 日本電装株式会社内 勿発 眀 Œ 刈谷市昭和町1丁目1番地 日本電磁株式会社内 ②出 願 日本軍装株式会社 划谷市昭和町1丁目1番地

10代理人 弁理士 阿部 隆

郑 啓

1. 発明の名称

スイッチ換入換出回路

2. 特許請求の範囲

トランジスタ(11)を介して負荷電源を供給される負荷(4)とスイッチ(3)との原列目的を有し、該負荷(4)と前記トランジスタ(11)との原統法(下3)の電圧を検出する現底使知的路(13)を育する開路において、前記トランジスタ(11)のコレクタ側に位置する前記後現成(下3)と前記載(18)シンジスタ(11)のコンタクの間に施設(18)シンジスタ(11)のコンタクの間に施試(18)シンジスター(11)のエッチでは(18)と前記載(18)シンジスター(18)とでは、18とりとの間に施設(18)シンジスター(18)シンスター(1

 発明の詳細な説明 (産業上の利用分野)

本発明は、車両内のスイッチがONしており、 かつ、トランジスタがONしている時に作物する 負荷(別えば発電装置のチャージランプ)を有する回路において、前記スイッチの良人を前記トラングスタに印加される電圧によって検出するようしたスイッチ投入検出回路に関する。 (従来技術)

従来、上記の場合のスイッチの投入はスイッチから別に分成した配線を設け、指配線に印加される 電圧を検出することによりスイッチの投入を検 知している。しかし、これでは配板が旋趾となる ので、弱端のごとくトランジスタに印加する電圧 を検出して間接的にスイッチの投入を検加するも のが開発され、本件出限人により、特別取58-215715号として出題されている。

(発明が解決しようとする問題点)

しかし、これでは、スイッチにゴミ等がつまり、 後少なり - ク群波が流れた場合でもトランジスク の同場にかなりな選定が発生するのでスイッチ段 人を誘検出する場合もおえられるという問題があ

このため本発男は上記問題に進み、リーク電流

があっても正確にスイッチ投入が検出できるとこ ろのスイッチ投入検出回路にすることを目的とする。

(実施例)

以下、本発明の一実施例を概念装置のチャージ ランプ回路に応用した例について説明する。

これはスイッチとなるチースイッチの換入とト ランプスタのONとによって負荷となるチャージ ランプが点打するものであるが、配縁を少なくす るため、トランジスタに印加される電圧変化で、 前記キースイッチの換入を検出しているものであ

以下、第1回によって説明する。

- 特別昭61- 46200(2)

よる級動作防止回路、11aはレベルシフト用ダイオード、51はロータコイル、52はステータコイル、53は監然の、121はフィールド電流 領領周の通電用トランジスタ、132は勧誘スイッチ用トランジスタである。

131aはギースイッチ 使入制別用のトランジスタ、181はリーク電流構像框板、182はリーク構像框板を開発して、TェーT G はレギュレータ1の外部線子でTコ、T 4、Ts. T s、政発を振ると接続され、紹子T g は専両側印ちチャージランプ4に機械される。

キースイッチ3が投入されてない時には、外部 地下っはオープンとが139を対してない時には、外部 ジ路路12と角電が1392はに短い上に対して ない。使って、通電性はカンパスタ1とし、サー とりないない。したりない。したり、 とりないない。したり、 では、通磁性をンジスタ1とし、サー ・ジの低が、を対し、 のはカ3・が印加されたはない。132はでは、アー のはカ3・が印加されたは、 のはカ3・が印加されたは、 のはカ3・が印加されたは、 のはカ3・が印加されたは、 のはカ3・が印加されたは、 のはカ3・が印加されたは、 のはカ3・が印加されたは、 のはカ3・が印加されたがは、 のはカ3・が印加されたが、 のはカ3・が印加されたが、 のはカ3・が印加されたが、

れ、ONしている。

次にキースイッチ3が投入されると、外部権子 T3の塩位はチャージランプ 4 とり - ク補仮用抵 肌 1 5 1 の分正 (ペッテリ電低の分圧) によって 決定される電位になる。

この電位によりトランジスタ131a和よび 1 32が0Nとなり、効電運圧制細胞階 12と強電 検出回路 19とにトランジスタ132を介して電流が係拾される。

ここで、発電線5は単止状態であるので編子す。の電圧は6である。使って、発電検測画館19 のコンパレーク191の基準電圧Vre「は6は6よりは大多い値に設定してあるのでコンパレータ1 91の山力は片1となり、トランジスタ(1 対象 び 応 花 波 海子 アンジスタ 1 1 対象 は マンタースター 1 2 2 は O N し 疑ける。 対 ちと 海子 アコの 電位は で マップ(V c c)とレベルシフト ダイオード 1 1 a の電圧ドロ フブ (V r)の 和すなわち V c - c (T r 1 1) 一方、発電調価器数12においては、パッテリ 電圧Vaはレギュレッタ1の調整電圧より低いた め、フエナーダイオード12コがブレータダカン レトランジスタ121はONしロータコイル51 にフィールド電視を焼す。

そして、エンジン(図ぶしない)が始効すると 角電視は角質を開始し端子で5の個圧が上がり、 の電検出隔離1 8においてコンパレータ19 5 6 1 の出力はLoとなり、トランジスタ1 1 かま びトランジスタ18 2 はOPFL、チャージラン ブイは前釘し、リーク補償用抵抗181に脱れる 電流も遮断される。これにより、端子で3の電位 はパッテり適圧となる。

また、発電制御回路12においては、発電気圧、 すなわら端子でeの電圧を一定(複整電圧)に保

特別明61-46208(3)

つように通辺用トランジスタ121をスイッチン グ弱効する。

ここで、キースイッチ 4 3 が窓断されると編子 T a の電位は O となるため、トランジス p 4 1 3 1 a および 1 3 2 は O F F となり、電圧 戦闘が脈 たいレギュレータ 1 は停止し、帽子 T n の電圧が 下があためコンパレータ 1 3 1 の出力は H i とな り、トナンジスタ 1 1 および 係洗練脈 トランジス タ 1 8 2 は O N する。

上記のごとく外部線子でった発生する電位を検 出してレギュレーク電圧制御回路と電圧検出回路 19に電流を挟給する方法をとっている。

この外部輸予下。の発生電圧特性を取2回にデ す。人はリーク補償用所抗 131 がない場合の特 はであり、2はトランジタ 11のV c c とレベルシフトグイオード 11 2のV c の限である。こ のV c は半時体特性を持っており、源常に近少く ポテ丁。への被人電液によってもの示のごとく気 に立ち上がり、その後はほとんど変化しない特性 である.

一般的には、このようなリーク電視に対する級 動作防止対策として拡張等を用いたパイパス 眼路 を設けるのが通常である。この抵抗を挿入した思 数による電圧、電波等性は、第2回の3の様に改 書される。

しかし、本発明の様にリークの発生する菓子で 3 の電位が通常の使用状態で 0 ∀ (キースイッチ

・そこで、本角切では、リーク権侵抵抗181の 必要のない危電時(トランジスタ11、OPP時) にはリーク補援抵抗101を遮断するためのトラ ンジスタ182を直列に適加したものである。

次に、気2な路側について説明する。

この外で実施例は外に図の一部を取る図のごとく変更したものであり、発症校出間は19においてリーク諸似は抗絶時トランジスク11と別々のコンパレータ191、192で組動するようにし、キースイッチ30FF時

にはトランジスタ1)はOPFさせて、トランジスタ182のみONさせておくのである。このようにすれば、トランジスタ1)は不時パッテリ 電圧が印加されている欄子で。にいたるパイアス 低族(第1回の11) かり がないため、不必要なパイプス電流を設さなくてもすみ電力ロスか少ないという判決がある。

(強明の効果)

本教明ではスイッチ (3) かりかしているときにトランジスタ (11) かりかちと女向 (4) が物野する。そして、スイッチ (3) のりかをトランジスタ (11) に即加される電圧によって検 也し配線を少なくしている。 (このような回路は 車両周のまざまな電子関係において必要とされる場合がある。)

海部961-46200(4)

るときに、トランジスタ(11)と並列に低抵抗 値の抵抗を接続できるので、リーク電流によって スィッチONと網検知することがなくなる。

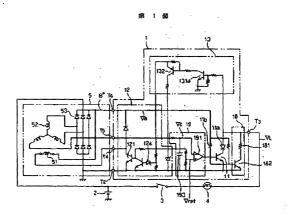
以上述べたように本発明においては、スイッチ 投入検出を正確に行なえ信頼性の高い結復にする ことができるという効果がある。

4. 図面の簡単な提明

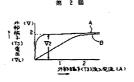
第1回は本処項回路の一実施例を示す車両用及 電装置の電気型路路図、第2 図は上記一実施例の作 数説明に供する外部端子電圧特性図、第3 図は本 意刻園路の第2 実施例を示す一部電気図路図であ

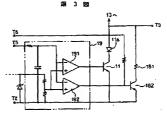
11…トランジスタ、4…負荷となるチャージ ランプ、T3…接続点をなす外閉稿子、181… 抵抗、182…スイッチ手段。

代理人弁理士 関 绑 붵



持開唱 G1- 46200(6)





特許法第17条の2の規定による補正の掲載

号(特開昭 昭和 59 年特許願第 161216 号,昭和 (1年 3 A 6 日 公開特許公報 61-462 号掲載) につ いては特許法第17条の2の規定による補正があっ たので下記のとおり掲載する。

n t. C1.	識別記号	庁内整理番号
H02P 9/30 H01H 9/54		6728-5H 2-7509-5G

6 補正の内容

明確都を以下の通り補正します。

(1)第2 買架16行の「リーク課旅」を「リーク 電流」に訂正します。

(2)第4頁第13行の「端」を「端子」に訂正し

(3)第5 貝第4 行の「151」を「18」」に訂 正します。

(4) 第6 頁第? 行乃至第8 行の「ブレークダウン し」を「プレークダウンせず」に訂正します。 (5) 第7 頁第3 行の「43」を「3」に訂正しま

(6) 気 7 買 集 L O 行の「O N する。」を「O N 可 佐な状態となる。」に訂正します。

平成 4,2, 7 発行 手枝裤正

平成 3年 6月2/日

特許庁長官 殴

1 事件の表示

昭和59年特的編第167216号

2 発明の名称

スイッチ投入検出歯器

3箱正をする者

悪件との関係 特許出題人

受知森刈谷市昭和町 1 丁目 1 番地 (426)日本電鼓株式会社

石丸魚生

4代

〒448-愛知泉刈谷市昭和町|丁目|番地 日本電装株式会社 (747?) 务理士 网邮 (Ta<0566>25-5985)

補正の対象

明細書の発明の詳細な説明の観



手 统 捕 正 毒(方式)

平成 3年/0月/6日

特許疗長官 殿

1事件の表示

配和59年特許額第167216号

2 発明の名称 スイッチ投入後出回路

3 補正をする者

爱知県刈谷市昭和町 (丁目 1 香地 (426)日本電裝排式会社

4 it

134 (7477) 奔 環 士 問 部

(Ta<0566>25-5985)

5 補正命令の日付

発送日 平成 3年10月 8日

6 補正の対象

平成3年6月21日付提出の手続越正常の補正の内容の関

(9)-1-



平成 4, 2, 7 発行

7 幅正の内容 (1) 年成3年6月21日付貸出の手続補正書席2 頁第3件の「ブレーク」を「ブレータ」に訂正します。